19日本国特許庁(JP)

①実用新案出願公開

⑫ 公開実用新案公報 (U)

昭62-131441

@Int\_CI\_4

識別記号

庁内整理番号

❷公開 昭和62年(1987)8月19日

H 01 L 21/68 73/02 B 65 D 85/38

9/00

7168-5F

6694-3E J-7405-3E L-8310-3F

審査請求 未請求 (全 頁)

❷考案の名称

B 65 H

半導体素子用マガジン

②実 顧 昭61-19153

多出 顧 昭61(1986)2月13日

砂考 案 者 小 林 英 一

京都市右京区西院南崎町21番地 ローム株式会社内

切出 顧 人 口一厶株式会社

京都市右京区西院隋崎町21番地

砂代 理 人 弁理士 石井 暁 夫

- 1. 考案の名称
  - 半導体素子用マガジン
- 2. 実用新案登録請求の範囲
- (1). マガジン本体上面に半導体素子が嵌まり込む収納凹部を多数形成し、該マガジン本体には、合成樹脂製の保護シートを介して蓋体を着脱自在に被嵌して成る半導体素子用マガジンにおいて、前記保護シートには、前記各収納凹部に対応したことを特徴とする半導体素子用マガジン。
- 3. 考案の詳細な説明

(産業上の利用分野)

本考案は、第1図で示すようなチップ状の半導体素子Aを移送するのに使用するマガジンの改良に関するものである。

〔従来の技術〕

「 C 等の半導体素子の製造に当っては、ウェハーからチップ化した半製品状態のものを次の工程 に移したり、チップ状に製品化したものを移送し

131441

たりするに際して、マガジンに収納して移送するようにしており、その場合従来のマガジンは、第2~3 図で示すように、プレート状のマガジ 複本体 1 の上面に半導体素子 A の収納凹部 2 を経 積 体 上ッチで多数形成し、各収納凹部 2 に半導体素子 A を被してから合成樹脂製の保護シート 3 を被覆し、これに蓋体 4 を被除するように構成されていた。

#### (考案が解決しようとする問題点)



自動的にピックアップできなくなる等の不具合が あった。

本考案は、半導体素子Aの移送に際しての上記 不具合を低減することを目的とするものである。

このため本考案では、マガジン本体の上面に半導体素子が嵌まり込む収納凹部を多数形成し、該マガジン本体には、合成樹脂製の保護シートを介して蓋体を着脱自在に被嵌して成る半導体素子用マガジンにおいて、前記保護シートを単なる平板状に形成するのではなく、該保護シートには、前記各収納凹部に対応した部位に下向き突出の突起

を膨出成形するようにしたものである。

#### [考案の作用・効果]

〔問題点を解決する手段〕

このように下向き突出の突起を保護シートに膨出形成すると、突起が収納四部内に入り込み、半導体素子を弾性的に押圧するか又は極く微小な隙間で近接した状態になるから、蓋体の被嵌が不完全なためにマガジン本体の上面と保護シートとの隙間間隔が半導体素子の厚さ寸法と同じに開いた



としても、半導体素子は収納凹部内に嵌まった状態ではないできることはないできる。との関が、半導体をはないとの関が、半導体をはないのできる。との実出のはいいできる。との実は、ないできる。との実は、ないできる。との実は、ないできる。というないできる。というないできる。というないがある。というないがある。というないがある。というないがある。というないがある。というないがある。というないがある。というないがある。というないがある。

従って本考案によれば、蓋体の被篏が不完全であっても半導体素子の抜けを防止できる範囲を大きくできるから、蓋体の被篏が不完全なために半導体素子が収納凹部から抜け出て散乱する事故を確実に低減でき、延いては、半導体素子が不良になったり、次の工程への円滑な移行を妨げたりする不具合を確実に低減できる効果を有する。

また、半導体素子は収納凹部に嵌まり込んでいるから、保護シートを単なる平板状に形成した場合には、収納した半導体素子と保護シートとの間に隙間が存在することにより、移送に伴う振動等



によって半導体素子が収納凹部内で跳ね上がる好ましくない現象が発生するが、本考案にあっては、突起が半導体素子に接当するか又は微小な隙間を以て近接していることにより、半導体素子が収納といる。 マスは殆どないかの といいの でよい 収納 四部内で跳ね上がる現象を確められてき、 更によってその 剛性が向上し、 取扱いを容易にできる効果も有する。

#### (実施例)

この場合、マガジン本体10の外周縁に凸条1 0 aを上向き突設し、凸条10 a の内部に保護シート14を嵌め入れるようにしているが、マガジン本体10の上面はフラットに形成しても良い。

なお、半導体素子Aの厚さ(t)が0.35mm程度であれば、収納凹部11の深さ(h1)を0.46mm程度、突起14の突出寸法(l)を0.1~0.2mm程度にするのが望ましく、また、凸条10aの突出寸法(h2)は保護シート13の厚さ寸法(0.1mm程度)と同一又はそれよりやや大きい寸法に設定すれば良い。

このように、保護シート13に突起14を下向き突設したことにより、半導体素子Aを移送するに際しては、保護シート13の突起14は収納四部11内に入り込み、半導体素子を弾性的に押にするか又は微小な間隔を以て近接した状態に加まるから、保護シート13とマガジン本体10上に関いても、半導体素子Aは収納四部11から抜け出ることはできず、保護シート13とマ



ガジン本体10との隙間間隔が、半導体素子Aの厚さ寸法(t)と突起14の突出寸法(ℓ)との和以上に広がらないと、収納凹部11から抜け出ることはできないことになる。

なお、前記保護シート15を帯電防止フィルム 製にすると、静電気によってほこりが付着するの

が防止されるから、半導体素子Aにほこりが付着 するのも防止できて保護機能が一層向上する。

#### 4. 図面の簡単な説明

第1図は半導体素子の拡大斜視図、第2図及び 第3図は従来技術を示す図で、第2図はマガジン 本体の斜視図、第3図はマガジンの断面図、第4 図~第6図は本考案の実施例を示し、第4図は一 部切欠き平面図、第5図は第4図のV-V視断面 図、第6図は作用を示す断面図である。

A・・・半導体素子、10・・・マガジン本体、1 1・・・収納凹部、10 a・・・凸条、12・・・蓋体、 13・・・保護シート、14・・・突起。

実用新案登録出願人 ローム株式会社

代 理 入 弁理士 石井





